

PCI/ISA-UD 486 GRN

If LT1086-chip not installed - only 5V

jumper Q2 2-3	Autodetect CPU
close	5V
open	3.3V

SysClk:		25M	33M	40M	50M
j18	1-2	open	close	open	close
j18	3-4	open	close	close	open
j18	5-6	open	open	open	open

CPU Type:	jp11	jp19	jp21	jp14	jp13	jp20	jp24	jp12	jp7	jp16	jp17
486SX	op	op	op	op	2-3	op	op	op	cl	1-2	1-2
486DX/DX2	op	op	op	op	1-2,3-4	op	op	3-4	cl	1-2	1-2
I SL SX/SX2	op	op	1-2	2-3,4-5	2-3	1-2	op	op	cl	1-2	1-2
I SL DX/DX2	op	op	1-2	2-3,4-5	1-2,3-4	1-2	op	3-4	cl	1-2	1-2
Intel 486DX4	op	op	1-2	2-3,4-5	1-2,3-4	1-2	op	3-4	cl	1-2	1-2
Cyrix SX	1-2	2-3	2-3	1-2,3-4	2-3	1-2	2-3	op	op	2-3	1-2
Cyrix DX/DX2	1-2	2-3	2-3	1-2,3-4	1-2,3-4	1-2	2-3	3-4	op	2-3	1-2
UMC U5S	op	op	op	op	2-3	2-3	3-4	1-2	cl	1-2	2-3
Amd DXL	op	op	op	op	1-2,3-4	2-3	3-4	1-2,3-4	cl	1-2	2-3

When using Amd 3.3V 486DX2/66/80, an ADDITIONAL CABLE SHOULD ADD TO CONNECT jp14 pin1 TO jp9 pin3.

SIMM config:				
Ram Total	SIMM1	SIMM2	SIMM3	SIMM4
4	4	-	-	-
4	-	4	-	-
8	4	4	-	-
8	-	-	8	-
12	4	4	4	-
16	4	4	4	4
16	8	8	-	-
16	16	-	-	-
32	16	16	-	-
32	-	-	16	16
32	32	-	-	-
48	16	16	16	-
64	32	32	-	-
128	32	32	32	32

Cache memory config:

Size	TAG	DATA	Location	jp23 1-2	jp23 3-4	jp22	jp25
	128 8Kx8	32x8x4	U10-U13,Pin3-30	on	off	off	1-2
	256 32Kx8	64x8x4	U10-U13	on	on	off	2-3
	512 32Kx8	128x8x4	U10-U13	on	on	on	2-3

jp2	IDE	jp3	IDE port
open	Enable	open	Relocatable Port Addr
close	Disable	close	fixed- default setting

	jp29	Turbo	
	open	enabled	
	close	disabled	
jp30		turbo LED	1-catod(-) 2-anode(+)
Jp31		Reset SW	
HDLED		1-catod(-) 2-anode(+)	
JC		Close momentary to clear CMOS	
Default jumper settings:			
	jp15	1-2	
	jp10	open	(if 1-2 disable cpu)
	jp9	open	3x clk (if 1-2 2xclk)
jp5,jp6,jp4,jp28		2-3	(if 1-2 internal KB contr. select)
jp1:		1-3,2-4,5-7,6-8(if 7-9,8-10 internal KB contr. select)	
jp26		open	
jp8		2-3	